

PROGRAMME DE FORMATION

CST STUDIO SUITE – Conception électronique et intégrité du signal et de la puissance (CST EDA/SI-PI)



2 jours
14 heures

Objectifs pédagogiques

Cette formation décrit et montre comment utiliser [CST](#) pour l'intégrité du signal et la haute vitesse de la technologie. Elle passera en revue certains principes fondamentaux de la configuration et de l'exécution d'une simulation électromagnétique, et elle prendra le point de vue de la façon de le faire pour les applications électroniques et passera beaucoup de temps sur les fonctionnalités et les outils qui sont utiles et spécifiques pour ce domaine.

Ce cours couvre le module EDA/SI-PI et donne un aperçu de la manière dont la simulation numérique peut être appliquée principalement à l'analyse de l'intégrité du signal et de la puissance

A l'issue de ce cours, vous serez capable de :

- Effectuer des fonctions de base en termes de modélisation, de configuration de simulation, d'importation de carte et d'analyse des résultats de pré- et post-traitement.
- Obtenir un aperçu des solveurs appropriés pour des applications spécifiques SI/PI.
- Configurer et exécuter les solveurs et les outils pour différentes applications SI et PI.

Description / Contenu

[CST](#) Studio Suite – Conception électronique et intégrité du signal et de la puissance - 7 heures :

Le programme de formation (Leçons et Ateliers) est le suivant :

- L1 : Introduction
- L2 : Présentation des solveurs
- L3 : Présentation de la simulation de circuits
- L4 : Intégration du flux de travail pour le CAO électronique
- L5 : Modélisations
- L6 : Matériaux, ports et conditions aux limites
- L7 : Post-traitement des résultats
- L8 : Test de chute IR / présentation de solveur pour l'intégrité de puissance
- L9 : Présentation de l'intégrité du signal
- L10 : Présentation des solveurs de studio micro-ondes (MWS) de CST
- A1 : Simulation de circuit
- A2 : Importation et exportation de CAO électronique

Public visé

Ingénieurs de mise en page de circuits imprimés et analystes de simulation SI/PI/CEM.

Pré-requis

Aucun (connaissance de base de l'analyse SI, PI et CEM)

Moyens et supports pédagogiques

- Supports de cours et exercices disponibles durant et après la formation
- Répartition cohérente et équilibrée entre théorie et exercices pratiques de type BE.

Modalités d'évaluation et de suivi

- Lors de la session, chaque module est évalué de manière formative (qcm, questions/réponses, jeux formatifs, mises en situations, etc.) et/ou de manière sommative afin d'attester du niveau de connaissance acquis en fin de formation.
- Une fiche d'évaluation sera remplie par chaque stagiaire et permettra de valider que la formation a répondu à leurs attentes, le cas échéant, une prestation d'assistance technique post formation pourra être proposée.
- Evaluation Post-formation 45 jours après la formation afin de vérifier si les attentes et les besoins de la formation ont été atteints.
- Une attestation de formation nominative sera transmise à la fin de la formation.
- Chaque stagiaire devra signer une feuille d'émargement par demi-journée

Formateurs

- issus de notre centre de compétences PLM.
- profil d'ingénieurs diplômés ou techniciens supérieurs.
- sélectionnés pour leurs qualités pédagogiques et



- A3 : Connecteur
- A4 : Test de chute IR / Intégrité de puissance
- A5 : Analyse des condensateurs de découplage
- A6 : Analyse avec le SI TD
- A7 : Analyse avec le SI FD
- A8 : Analyse des canaux SerDes

leurs compétences techniques.